

FIG.1

	t			t+1		
	P	Q	EN	P	Q	EN
PATTERN $\alpha$	1	1	0	0	0	0
PATTERN $\beta$	1	1	0	0	0	1
PATTERN $\gamma$	0	0	0	0	0	1
PATTERN $\delta$	0	1	0	0	1	1
PATTERN $\varepsilon$	1	0	0	1	0	1

FIG.2

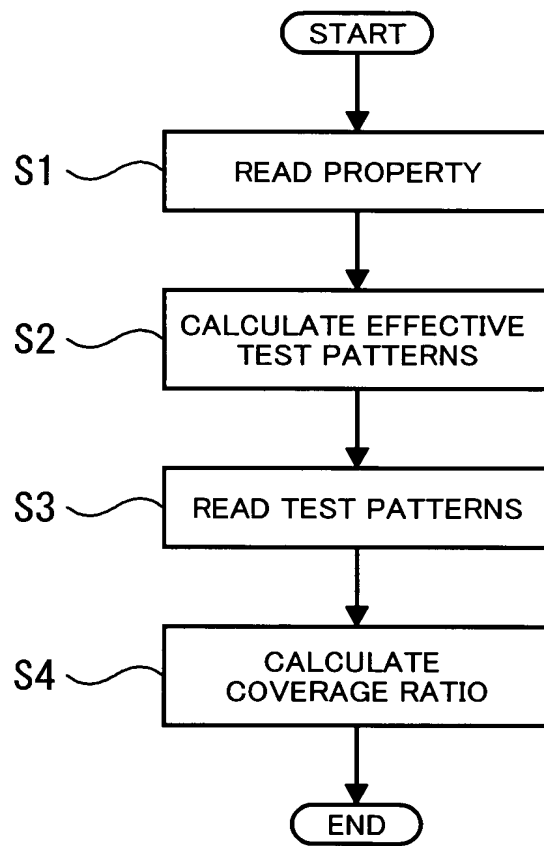


FIG.3

TITLE: APPARATUS AND METHOD FOR  
CALCULATING SIMULATION  
COVERAGE

INVENTORS: Kenji ABE, et al.  
SERIAL NO.: Unassigned  
DOCKET NO.: 1095.1281

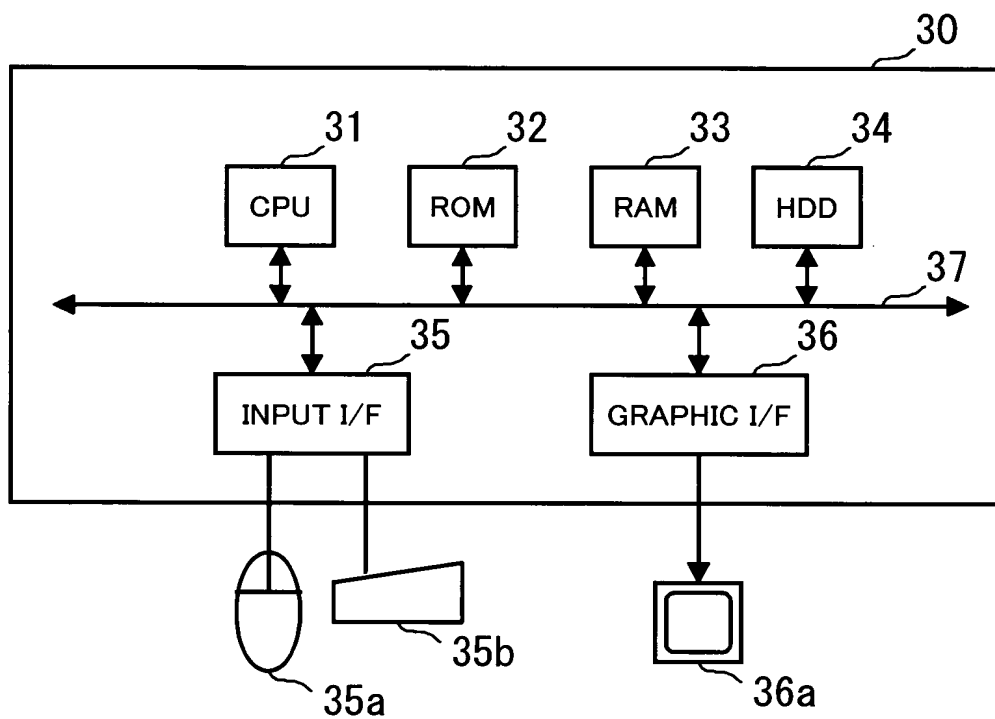


FIG.4

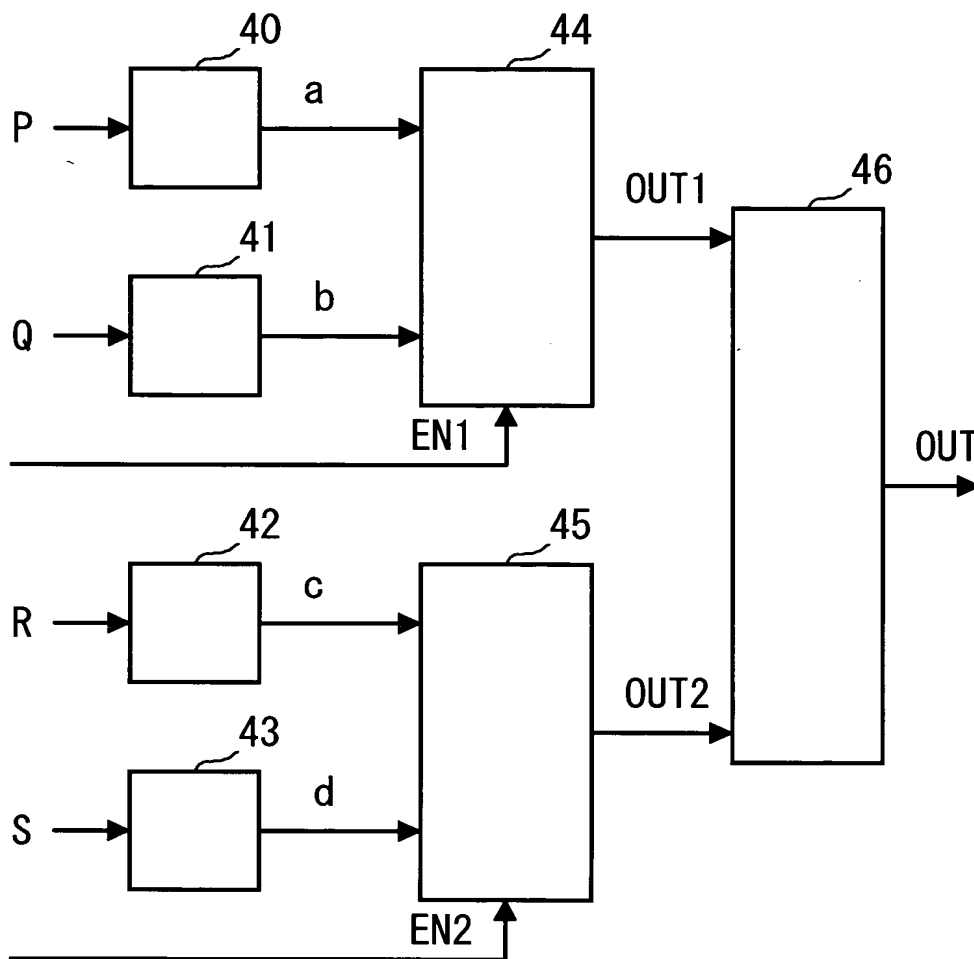


FIG.5

	t				t+1				t+2			
	P	Q	R	S	P	Q	R	S	P	Q	R	S
PATTERN(1)	0	0	0	0	—	—	—	—	—	—	—	—
PATTERN(2)	0	0	0	1	—	—	—	—	—	—	—	—
PATTERN(3)	0	0	1	0	—	—	—	—	—	—	—	—
PATTERN(4)	0	0	1	1	—	—	—	—	—	—	—	—
PATTERN(5)	0	1	0	0	—	—	—	—	—	—	—	—
PATTERN(6)	0	1	0	1	—	—	—	—	—	—	—	—
PATTERN(7)	0	1	1	0	—	—	—	—	—	—	—	—
PATTERN(8)	0	1	1	1	—	—	—	—	—	—	—	—
PATTERN(9)	1	0	0	0	—	—	—	—	—	—	—	—
PATTERN(10)	1	0	0	1	—	—	—	—	—	—	—	—
PATTERN(11)	1	0	1	0	—	—	—	—	—	—	—	—
PATTERN(12)	1	0	1	1	—	—	—	—	—	—	—	—
PATTERN(13)	1	1	0	0	—	—	—	—	—	—	—	—
PATTERN(14)	1	1	0	1	—	—	—	—	—	—	—	—
PATTERN(15)	1	1	1	0	—	—	—	—	—	—	—	—
PATTERN(16)	1	1	1	1	—	—	—	—	—	—	—	—

FIG.6A

	t		t+1		t+2	
	EN1	EN2	EN1	EN2	EN1	EN2
PATTERN1	—	—	1	1	—	—

FIG.6B

	t		t+1		t+2	
	OUT1	OUT2	OUT1	OUT2	OUT1	OUT2
PATTERN①	—	—	—	—	0	1
PATTERN②	—	—	—	—	1	0
PATTERN③	—	—	—	—	1	1

FIG.6C

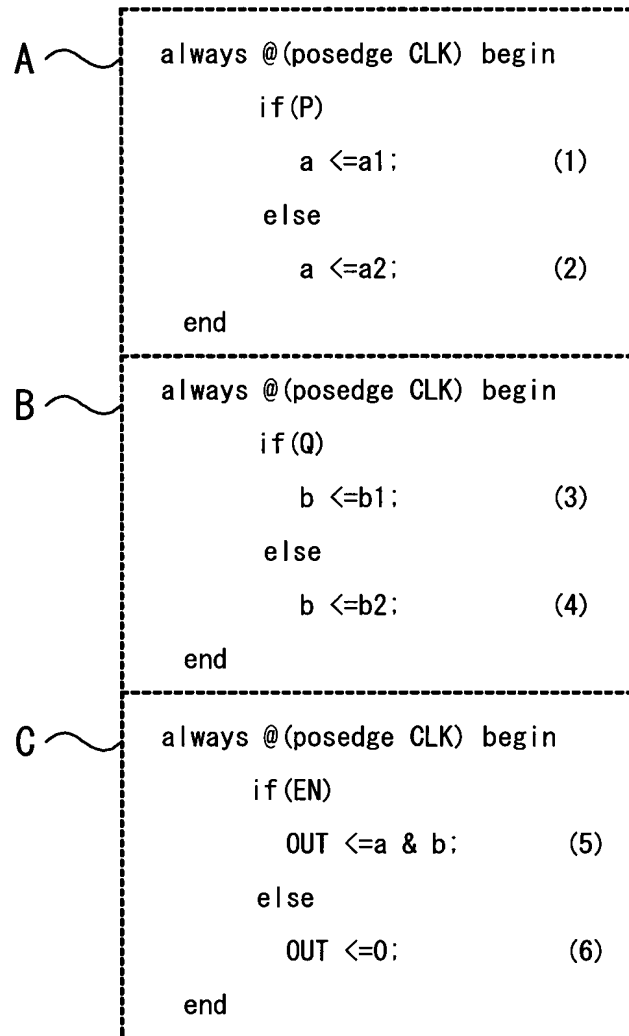


FIG.7  
PRIOR ART

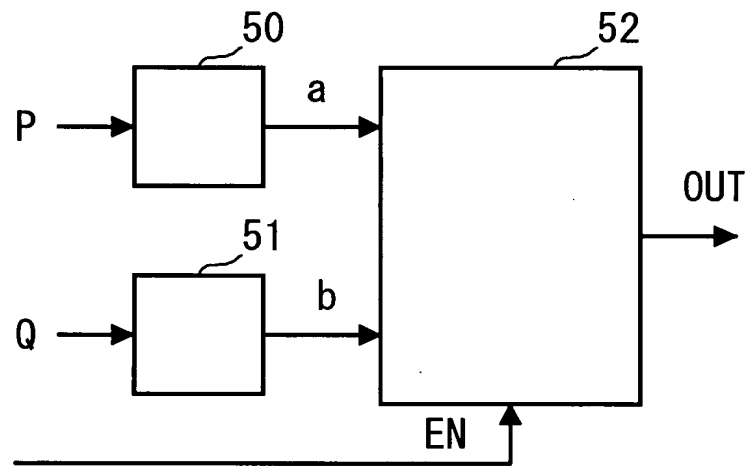


FIG.8  
PRIOR ART



	t			t+1		
	P	Q	EN	P	Q	EN
PATTERN(1)	0	0	—	—	—	1
PATTERN(2)	0	1	—	—	—	1
PATTERN(3)	1	0	—	—	—	1
PATTERN(4)	1	1	—	—	—	1

FIG.9  
PRIOR ART

TITLE: APPARATUS AND METHOD FOR  
CALCULATING SIMULATION  
COVERAGE  
INVENTORS: Kenji ABE, et al.  
SERIAL NO.: Unassigned  
DOCKET NO.: 1095.1281

	t			t+1		
	P	Q	EN	P	Q	EN
PATTERN $\alpha$	1	1	0	0	0	0
PATTERN $\beta$	1	1	0	0	0	1

FIG.10  
PRIOR ART